UNIVERSITATEA TEHNICA „GHEORGHE ASACHI" DIN IAȘI
FACULTATEA DE ELECTRONICĂ, TELECOMUNICAȚII ȘI TEHNOLOGIA INFORMAȚIEI
Domeniul fundamental (DFI): ȘTIINȚE INGINEREȘTI
Domeniul de studii universitare de masterat (DSUM): Inginerie electronică, telecomunicații și tehnologii informaționale
Programul de studii universitare de masterat: Tehnici Moderne de Prelucrare a Semnalelor
Tipul programului de masterat: masterat profesional
Titlul absolventului: master
Durata studiilor / număr de credite: 2 ani / 120 de credite
Forma de învățământ: cu frecvență
Limba de predare: română

Aprobat,
în ședința Senatului
din data de .....
Președinte Senat,
Prof.univ.dr.ing. Iulian Aurelian CIOCOIU

PLAN DE ÎNVĂȚĂMÂNT

ANUL I, 2026-2027

Seria de studii 2026-2028

Nr. crt.	Denumirea disciplinei	*Denumirea în lb. engleză*	Acronim	Cod	Opt.	Form.	Semestrul 1									Semestrul 2									
							Nr. ore / săpt.					SI	Ex	FE	K	Nr. ore / săpt.					SI	Ex	FE	K	
							C	S	L	P	Pr					C	S	L	P	Pr					
1	Proiectarea circuitelor integrate de prelucrare analogică a semnalelor 1	*Analog Signal Processing Integrated Circuit Design 1*	PCIPAS1	TMPS.PCIPAS 1.501	DOB	DF	1	0	0	2	0	117	3	E	6										
2	Proiectarea layout-ului circuitelor integrate de prelucrare analogică a semnalelor	*Layout Design of Analog Signal Processing Integrated Circuits*	PLCIPAS	TMPS.PLCIPA S.502	DOB	DF	2	0	2	0	0	106	0	V	6										
3	Cercetare științifică și practică 1	*Scientific and Practical Research 1*	CSP1	TMPS.CSP1.5 03	DOB	DS	0	0	0	0	4	189	0	V	7										
4	Deep Learning for Computer Vision	*Deep Learning for Computer Vision*	DLCV	TMPS.DLCV.5 04	DOB	DF										2	0	2	0	0	103	3	E	6	
5	Sisteme hardware pentru prelucrarea imaginilor și a secvențelor video	*Hardware Systems for Image and Video Sequence Processing*	SHPPIS V	TMPS.SHPPIS V.505	DOB	DF										2	0	2	0	0	106	0	V	6	
6	Aplicații ale microcontrolerelor și procesoarelor de semnal	*Applications of Microcontrollers and Digital Signal Processors*	AMPS	TMPS.AMPS.5 06	DOB	DF										1	0	1	1	0	90	3	E	5	
7	Etică și integritate academică	*Ethics and Academic Integrity*	EI	TMPS.EI.507	DOB	DC										1	1	0	0	0	26	0	V	2	
8	Cercetare științifică și practică 2	*Scientific and Practical Research 2*	CSP2	TMPS.CSP2.5 08	DOB	DS										0	0	0	0	4	162	0	V	6	
9	Circuite și sisteme neliniare	*Nonlinear Circuits and Systems*	CSN	TMPS.CSN.50 9	DOP	DF	2	0	1	1	0	103	3	E	6										
10	Elemente de inteligență artificială	*Fundamentals of Artificial Intelligence*	EIA	TMPS.EIA.510																					
11	Arhitecturi hard și soft pentru prelucrarea semnalelor	*Hardware and Software Architectures for Signal Processing*	AHSPS	TMPS.AHSPS. 511	DOP	DS	1	0	2	0	0	90	3	E	5										
12	Circuite VLSI mixte pentru interfețe analog-digitale	*Mixed-Signal VLSI Circuits for Analog-Digital Interfaces*	CVLSIMI AD	TMPS.CVLSIM IAD.512																					
13	Proiectarea circuitelor integrate de prelucrare analogică a semnalelor 2	*Analog Signal Processing Integrated Circuit Design 2*	PCIPAS2	TMPS.PCIPAS 2.513	DOP	DF										1	0	1	1	0	90	3	E	5	
14	Sinteza filtrelor electrice	*Electrical Filter Synthesis*	SFE	TMPS.SFE.514																					
15	Programare orientată pe obiecte	*Object-Oriented Programming*	POO	TMPS.POO.51 5	DFA	DF										2	0	1.5	0	0	110	3	E	6	
16	Circuite VLSI de RF	*RF VLSI Circuits*	CVLSIR F	TMPS.CVLSIR F.516	DFA	DS										2	0	1	1	0	76	3	E	5	
	Total ore pe săptămână, total probe și credite pe semestru la disciplinele obligatorii (DOB) și opționale (DOP)						6	0	5	3	4	605	9	3E	30	7	1	6	2	4	577	9	3E	30
							14							2V		16							3V	

Orele de studiu individual (SI) sunt calculate proporțional cu numărul de credite ale disciplinelor (27 de ore pe punct de credit), considerând inclusiv sesiunile de examene.

UNIVERSITATEA TEHNICĂ „GHEORGHE ASACHI" DIN IAȘI
FACULTATEA ELECTRONICĂ, TELECOMUNICAȚII ȘI TEHNOLOGIA INFORMAȚIEI
Domeniul de licență: Inginerie electronică, telecomunicații și tehnologii informaționale
Programul de studii universitare de masterat: Tehnici Moderne de Prelucrare a Semnalelor
Titlul absolventului: Master
Durata studiilor: 2 ani
Forma de învățământ: cu frecvență

Aprobat în ședința Senatului din data de ...
Președinte Senat,
Prof.univ.dr.ing. Ciocoiu Iulian Aurelian

PLAN DE ÎNVĂȚĂMÂNT

ANUL 2 **2026 – 2027**

	Nr. crt.	Denumirea disciplinei	Codul disciplinei	Categoria disciplinei	Semestrul I								Semestrul al II-lea***							
					Activități asistate* Nr. ore / săpt.					Activ. neasist. (SI**)	Eval.	K	Activități asistate* Nr. ore / săpt.					Activ. neasist. (SI**)	Eval.	K
					C	S	L	P	PA				C	S	L	P	PA			
DI	1	Proiectarea sistemelor VLSI pentru aplicații de putere	TMPS.IA.201	DS	1			2		120	E	6								
	2	Verificarea funcțională a circuitelor integrate digitale	TMPS.IA.202	DA	1		2			120	E	6								
	3	Instrumentație virtuală	TMPS.IA.203	DS	2			2		79	C	5								
	4	Cercetare științifică și practică 3	TMPS.PA.204	DS	168 = 3h x 4z x 14s						C	7								
	5	Elaborarea disertației	TMPS.PA.205	DS													16	316	C	20
	6	Practică pentru elaborare disertație	TMPS.PA.206	DS													10	130	C	10
DO	7	Proiectare pe baza modelului Metode de simulare a circuitelor analogice	TMPS.IA.207 TMPS.IA.208	DA	2			2		106	E	6								
		Număr de ore pe săpt. pentru activități asistate impuse și opționale, număr de probe de evaluare și de puncte de credit pe semestru și număr total de ore de activități neasistate			**6**	**0**	**2**	**6**	**0**	**425**	**3E 2C 0VP**	**30**	**0**	**0**	**0**	**0**	**26**	**446**	**0E 2C 0VP**	**30**
					14				**0**				**0**				**26**			
					14								**26**							

** Activitățile asistate sunt activități asistate integral (C,S,L,P) și activități asistate parțial (PA) și se desfășoară pe durata a 14 săptămâni.*
*** Activitățile neasistate (SI - studiu individual) sunt calculate ca număr total de ore pe an, în funcție de numărul de puncte de credit (25 de ore pe punct de credit); sunt incluse sesiunile de examene și de restanțe.*
**** Pentru programele de masterat cu 4 semestre.*

RECTOR,
Prof.dr.ing.Cașcaval Dan

DECAN,
Prof.dr.ing.Tărniceriu Daniela

COORDONATOR DOMENIU DE MASTERAT,
Conf. dr.ing. Bozomitu Radu Gabriel

DIRECTOR DEPARTAMENT,
Șef lucr.dr.ing. Bonteanu Gabriel